

Lebenslauf

Name: Dr. Miklos Csizmadia
Bildung: Elektroingenieur (MSc)

Persönliche Daten:

Geburtsort und Zeit: Sárvár, 30. September 1990.
Nationalität: Ungarisch
Arbeitsplatz: Széchenyi István Universität, Lehrstuhl für Automatisierung
Telefon Nummer: + 36 (96) 503-400/3258
Email: csizmadia.miklos@sze.hu; csizikem@maxwell.sze.hu
Webseite: <http://maxwell.sze.hu/~csizi/>



Studium

2017- 2023	Multidisziplinäre Technische Wissenschaftliche Doktorat Schule, Győr (PhD. Student)
2015-2017	Széchenyi István Universität, Elektroingenieur, Automatisierung (MSc)
2011-2015	Széchenyi István Universität, Elektroingenieur, Automatisierung (BSc)
2009-2011	Barabás György Technical Fachmittelschule, Elektronik Techniker

Arbeitsplatz

September 2012	Universitätsassistent, Széchenyi István Universität, Lehrstuhl für Leistungselektronik und E-Antrieb
September 2017 - August 2022	Universitätsassistent, Széchenyi István Universität, Lehrstuhl für Automatisierung)
Oktober 2016 - September 2017	TDK/EPCOS LAC, Entwicklungsingenieur (Szombathely)
April 2014 - September 2016	SZE JKK – Fahrzeugforschungszentrum, Praktikant (Győr)

Sprachkenntnisse

Deutsch - Mittelstufe Sprachprüfung (Type C)
English - Mittelstufe Sprachprüfung (Type C)

Erfolge

2019	SZE Lehrer, Forscher and Student Stipendium
2018	SZE Lehrer, Forscher and Student Stipendium

2017	OTDK (Nationaler Wissenschaftliche Studentenkonferenz) 3. Preis
2016	TDK 1. Preis
2015	Republikstipendium
2015	TDK (Wissenschaftliche Studentenkonferenz) 1. Preis

Fächern

Leistungselektronik Simulation (BSc)
 Elektrotechnik (BSc)
 Elektrotechnik (Fachingenieur)
 Leistungselektronik (Fachingenieur)

Forschung

2023 -	Schaltungssimulationen für Audi
Sept. 1 2017 – 2022	FIEK (Zentrum für Hochschul-Industrie-Kooperation) (GINOP - 2.3.4-15-2016-00003)
2015/2016	Entwicklung ein 3kW/50V Li-Ion Akku-Ladegerät: DC/DC Leistungselektrik Modul (Full Bridge) für elektrische Fahrzeug (TÁMOP-4.2.1.C-14/1/Konv-2015-0005)
2015	Akku-Ladegerät entwickeln für elektrische Fahrzeug (VKSZ-12-1-2013-0038)
2014	Leistungselektrik von PMS Motor Controller Modellierung und Simulation in LTSpice (TÁMOP-4.2.2.A-11/1/KONV-2012-0012)

Publikationen

[MTMT Miklos Csizmadia Publikationen](#)

Sárvár, 15. März 2024